

**STU**  
**FIIT**

**Fakulta informatiky a informačných technológií**  
Slovenská technická univerzita v Bratislave

# Syntéza asynchrónnych sekvenčných obvodov

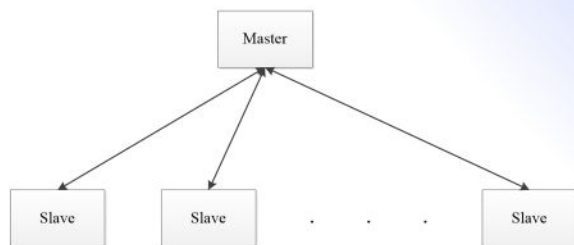
Autor: Ing. František Kudlačák

Vedúci práce: doc. RNDr. Elena Gramatová, PhD.

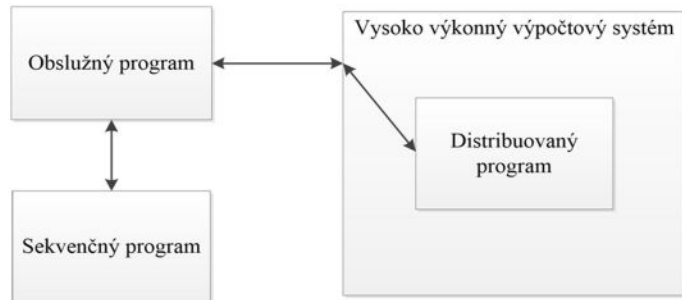
## Ciele:

- Vývoj metódy pre návrh asynchrónnych sekvenčných obvodov.
- Návrh formálneho opisu.
- Implementácia na jednoprocessorovom systéme.
- Implementácia na vysokovýkonnom výpočtovom systéme.
- Overenie efektívnosti implementácií.

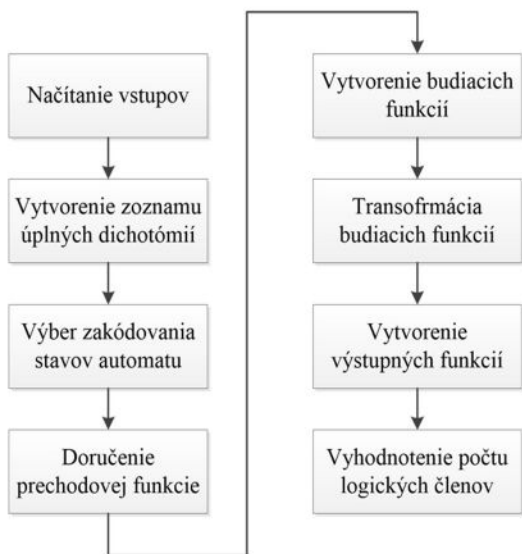
Architektúra programu pre vysokovýkonný výpočtový systém



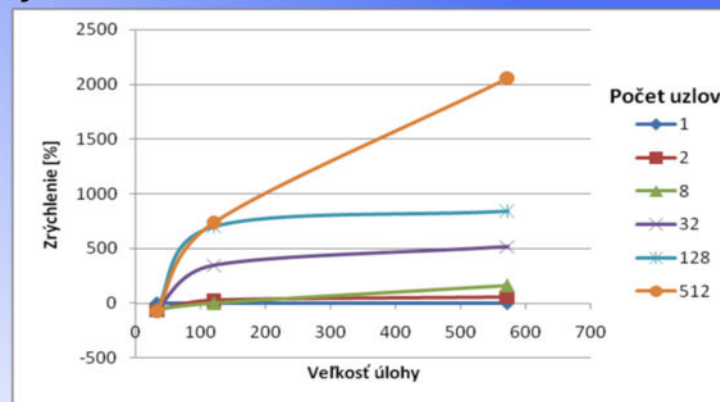
Architektúra implementácie



Návrh pomocou priameho kódu



Zrýchlenie v závislosti od veľkosti úlohy



Zrýchlenie v závislosti od počtu uzlov

