

Stavový firewall v FPGA

„Jak blokovat útoky na vysokorychlostním internetu?“

Autor: Bc. Martin Žížka
Vedoucí: Ing. Viktor Puš

MOTIVACE

Možnost zabezpečení síťové komunikace realizované pomocí FPGA obvodu a platformy NetCOPE.

Stavové filtrování síťového provozu o rychlosti 10Gb/s - identifikace spojení, uchování stavu.

Navazování TCP komunikace pouze z důvěrného zdroje, blokování navázání z nedůvěryhodného zdroje.

Díky FPGA je zajištěn rychlejší a levnější vývoj aplikace než pomocí ASIC obvodu.

